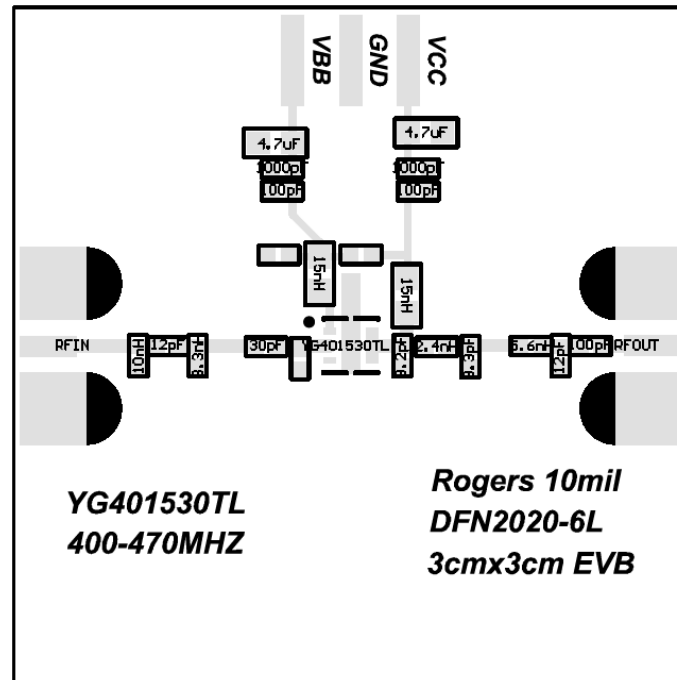


YG401530TL 测试说明

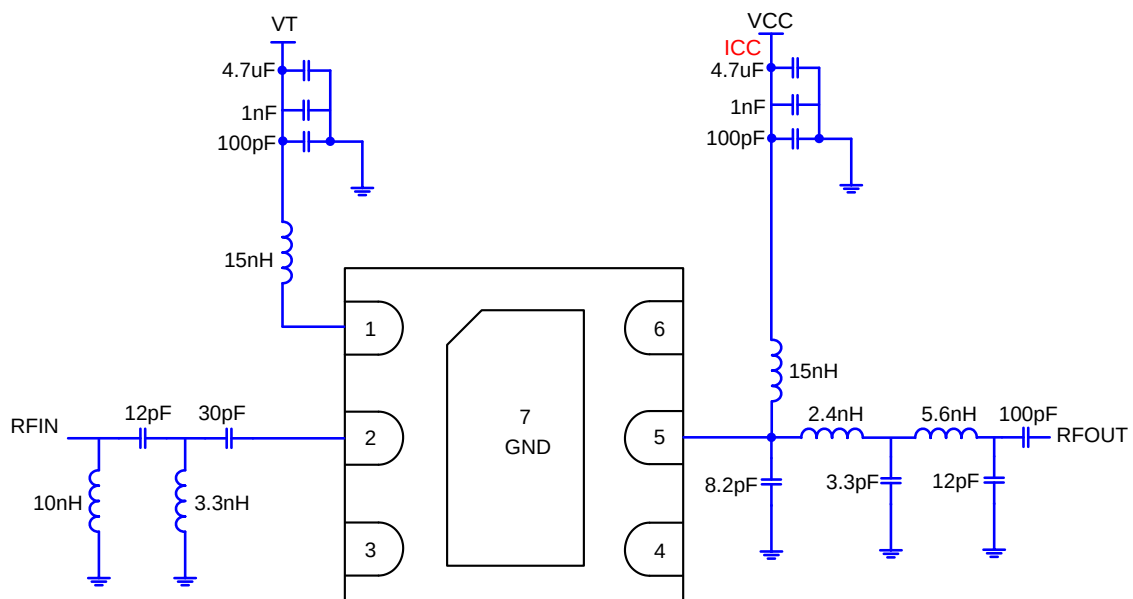
工作频带：400~470MHz

一、EVB 说明

YG401530TL-EVB 图如下所示



测试电路如下所示



引脚说明:

Pin No.	Pin Symbol	Description
1	VT	基极偏置供电端
2	RF IN	RF 信号输入端
5	RF OUT/ VCC	RF 信号输出端/集电极偏置供电端
3,4,6	N/C	无
7	GND	接地端

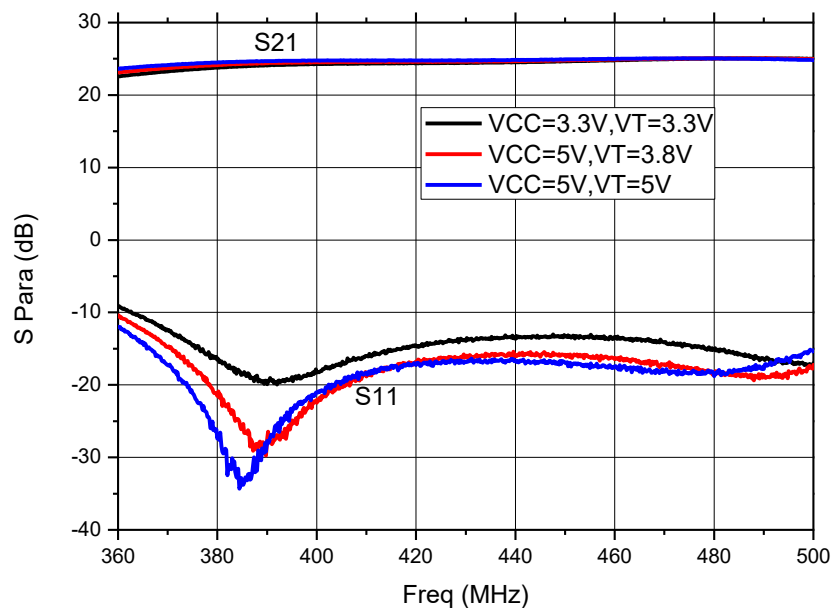
馈电顺序:

- 1、上电：先上 VCC (5V)，再上 VT (3.3V-5V 可调)，最后确认负载连接好后馈入射频信号($\leq -10\text{dBm}$)
- 2、下电：先断射频信号，再断 VT、VCC;

二、测试结果

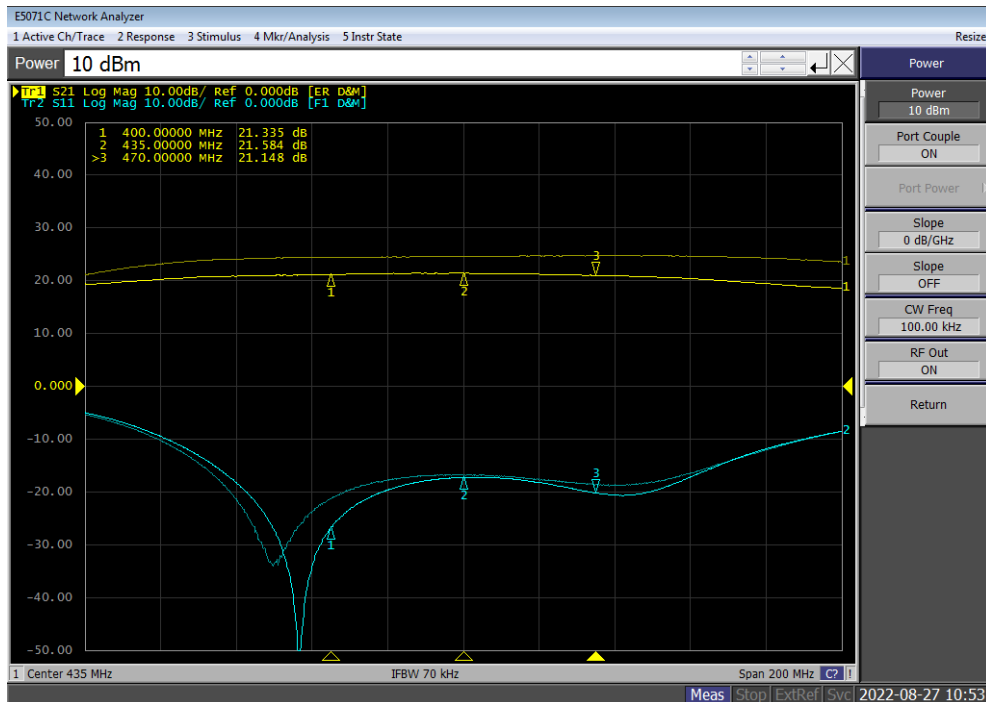
Typical Performance at +25 °C	(MHz)	400	435	470
Small Signal Gain	dB	24.55	24.64	25.01
Input Return Loss	dB	-22.46	-15.93	-17.16
P-1	dBm	29.3	29	29.4
P-3	dBm	30.5	31	30.3
Supply Voltage	V	Vcc=5V, VT=3.8V		
Quiescent Collector Current, Icq	mA	164		

小信号 S 参数 vs. VCC&VT vs. Freq 【@网分双端口校准】



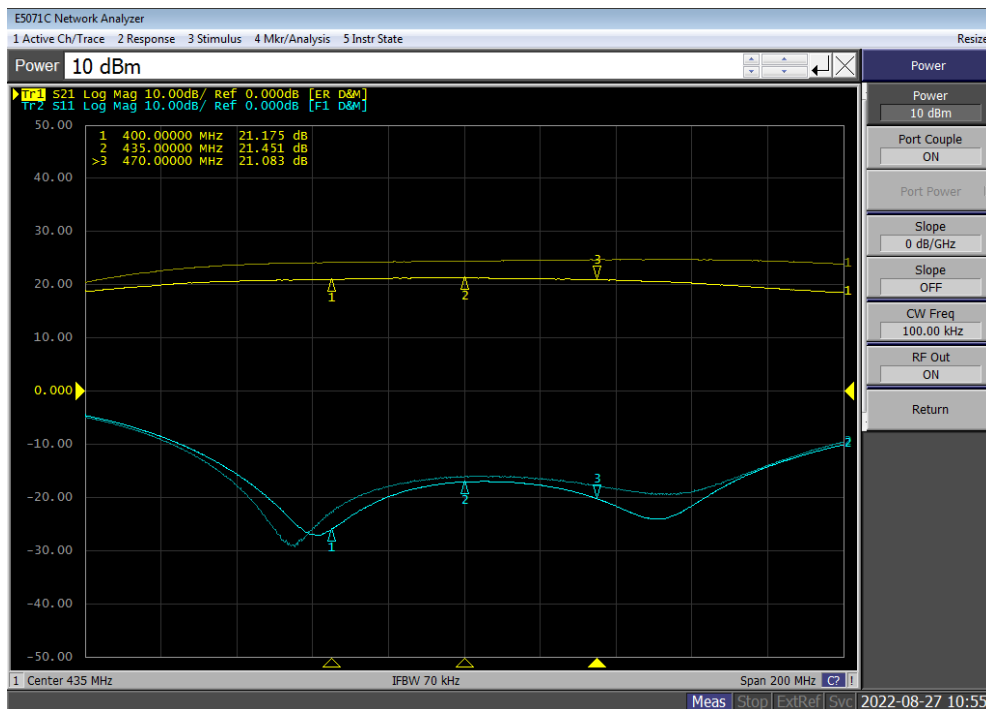
S 参数 @VCC=5V, VT=5V

图中memory 的曲线 Pin=-20dBm; 标记marker 点的曲线 Pin=+10dBm



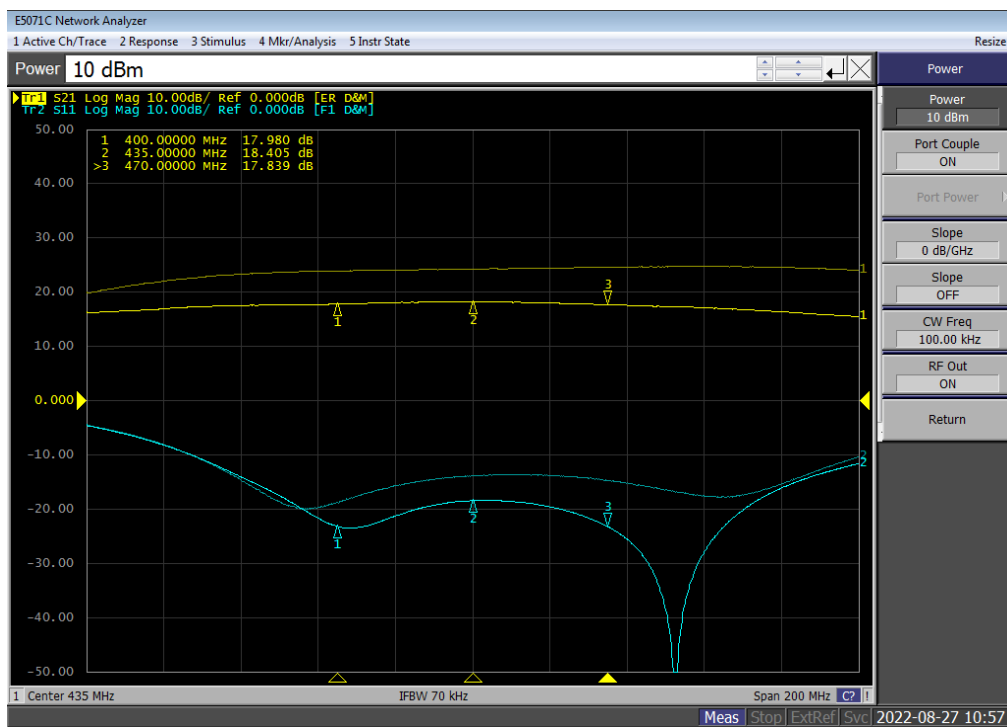
S 参数 @VCC=5V, VT=3.8V

图中memory 的曲线 Pin=-20dBm; 标记marker 点的曲线 Pin=+10dBm



S 参数 @VCC=3.3V, VT=3.3V

图中memory 的曲线 Pin=-20dBm; 标记marker 点的曲线 Pin=+10dBm



ACLR vs. Freq vs. Pout

